



50

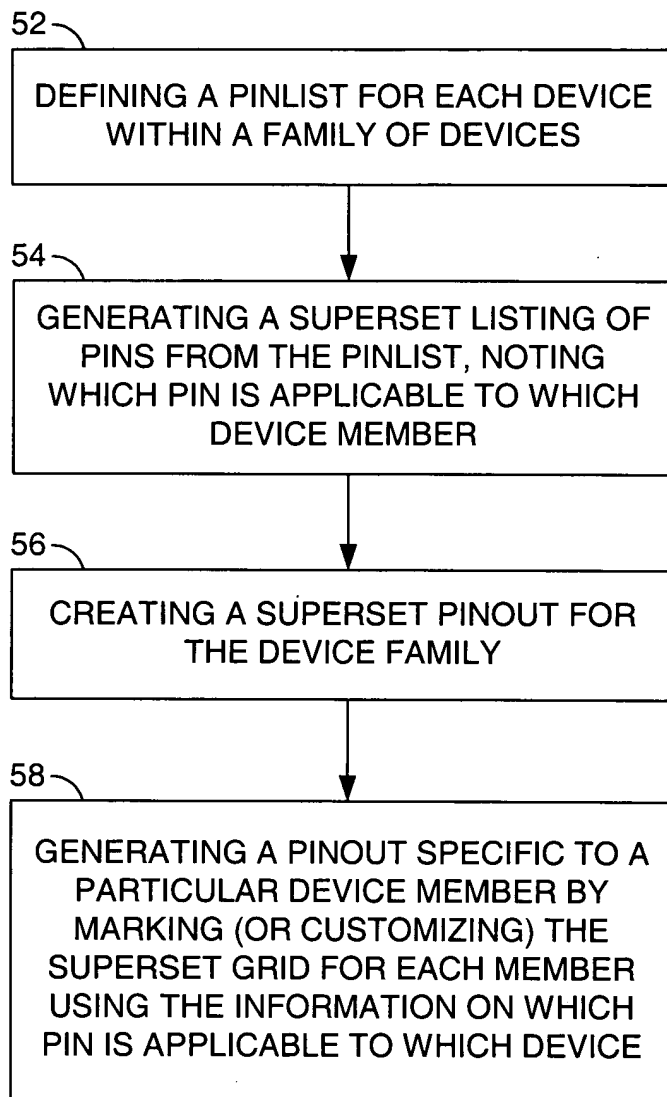


FIG. 1A



50'

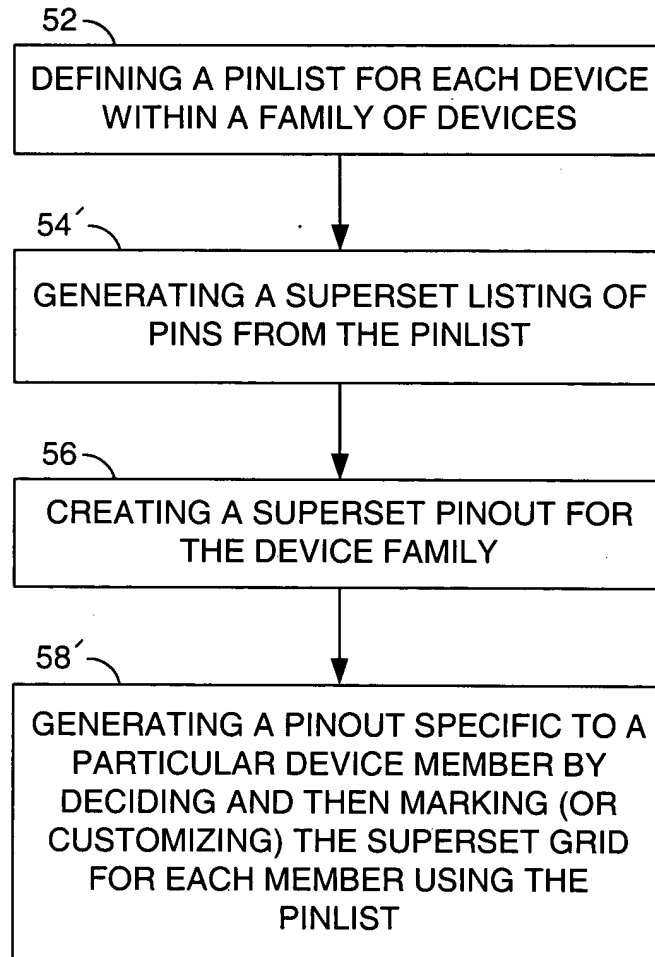


FIG. 1B



REPLACEMENT SHEET

09/940,749
2825

100

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	
A	GND	IOR7	NC	NC	NC	NC	IOR7	NC	NC	IO7	IOR6	IOR6	NC	NC	NC	IOR6	IO5	IOR5	IO5	IOR5	IO5	IOR5	IOR5	IOR5	IO5	GND	A
B	IOR7	IOR7	NC	IOR7	NC	NC	NC	VDDQ	IO7	IOR6	NC	NC	IOR6	NC	NC	NC	IO5	IOR5	IO5	IOR5	IO5	IOR5	IOR5	IOR5	IO5	IO5	B
C	IO0	NC	NC	NC	VDDQ	VCCN	VCCN	NC	GCTL3	IO7	VDDQ	VDDQ	VDDQ	IOR6	NC	NC	IO5	IOR5	IO5	GCTL2	GCTL1	IOR5	IOR5	IOR5	TD0	TCK	C
D	IO0	IOR7	IO0	NC	VDDQ	VDDQ	VDDQ	GND	IOR7	IO7	VCCN	VDDQ	VCC	NC	NC	IO6	VCPILL	VDDQ	VDDQ	VDDQ	VCC	VDDQ	NC	IO5	TMS	TDI	D
E	IOR7	IOR7	IO0	GCTL3	GND	GND	NC	GND	GND	IOR6	NC	NC	NC	NC	NC	IO6	IOR5	IO5	IO5	IO5	IO5	IOR5	VCC05	VCC05	VCC05	VCCJTG	E
F	IOR7	IOR7	IO0	VCC	GND																SD_B	RXCNI_B	RXCNI_B	RXCNI_B	RXCNI_B	RXCNI_B	F
G	IOR7	IOR7	VCCN	VCC00	GCTL3																VDDQ	VDDQ	VCCQ	VCCQ	VCCQ	VCCQ	G
H	IOR7	IOR7	VCCN	VCC00	GND																REFCLKP	VSSQ	VSSQ	VSSQ	VSSQ	INN_B	H
J	IOR7	IO0	VCC	VCC00	GND																REFCLKN	VSSQ	VSSQ	VSSQ	VSSQ	CMSEB_B	J
K	IO0	IO0	IO0	IO0	VCCN																VSSQ	VSSQ	VSSQ	VSSQ	OUTN_B	OUTP_B	K
L	IO0	IO0	IO0	GND	IO0						GND	GND	GND	GND	GND	GND					VDDQ	VDDQ	VCCQ	VCCQ	VCCQ	VCCQ	L
M	IO0	IOR0	IO0	GND	IO0						GND	GND	GND	GND	GND	GND					SD	RXCNI	RXCNI	RXCNI	RXCNI	RXCNI	M
N	VCC	IO0	IO0	GND	IO0						GND	GND	GND	GND	GND	GND					VDDQ	VDDQ	VCCQ	VCCQ	VCCQ	VCCQ	N
P	IO1	IO1	IO1	IO1	IO0						GND	GND	GND	GND	GND	GND					INPT	VSSQ	VSSQ	VSSQ	VSSQ	INN	P
R	IO1	IO1	IO1	VCC01	GND						GND	GND	GND	GND	GND	GND					INN	VSSQ	VSSQ	VSSQ	VSSQ	CMSEB	R
T	IOR1	IOR1	IO1	IO1	IO1						GND	GND	GND	GND	GND	GND					VSSQ	VSSQ	VSSQ	VSSQ	OUTN	OUTN	T
U	IO1	IO1	IO1	GND	GND																VDDQ	VDDQ	VCCQ	VCCQ	VCCQ	VCCQ	U
V	IO1	IO1	IOR1	IO1	GND																REFCLKP	VCC04	VCC04	VCC04	VCC04	VCC04	V
W	IO1	IO1	IO1	IO1	GND																REFCLKN	VCC04	VCC04	VCC04	VCC04	NC	W
Y	IO1	IO1	VCEP	IO1	IO1																IO1	IO1	VCEP	IO1	IO1	NC	Y
AA	IO1	IO1	VCC01	IO1	GND																IO1	IO1	VCCN	IO1	IO1	NC	AA
AB	IO1	IO1	VCC01	IO1	IO2	GND	GND	IO2	IO2	IO2	IO2	IO2	IO2	IO2	GND	GND	GND	GND	GND	IO3	IO3	IO3	IO3	IO3	IO3	NC	AB
AC	IO1	IO1	IO2	IO2	VCCFG	VCC02	VCC02	VCC02	VCC02	VCCN	IO2	IO2	IO2	VDDQ	VCC03	VCC03	IO3	IO3	IO3	IO3	VDDQ	VCC04	IO4	IO4	IO4	NC	AC
AD	IO1	IO1	IO2	IO2	IO2	IO2	IO2	VCCN	VDDQ	VDDQ	IO2	IO2	IO2	IO2	IO2	IO2	IO3	IO3	IO3	VCC	VCC03	VCC03	IO3	IO3	IO3	IO3	AD
AE	IO1	IO1	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	AE
AF	GND	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	IO2	VCC	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	IO3	GND	AF

FIG. 3